|  |
| --- |
| **Carrera:**  |
| **Materia:**  |
| **Cuatrimestre:**  |
| **Nombre del alumno:**  |
| **Fecha de elaboración:**  |

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| **N°** | **Gama** | **Procesador de Intel** |  | **Procesador de AMD** | **Conclusión** |
| **Nombre** | **Proceso** | **Generación** | **Tipo de Arquitectura** | **Cantidad de Núcleos** | **Cantidad de Hilos** | **Nombre** | **Proceso** | **Generación** | **Tipo de Arquitectura** | **Cantidad de Núcleos** | **Cantidad de Hilos** |  |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |